

TOKYO 7		Post Time	7R	2100m, Dirt										Added Money (1000Yen)					Stakes Money (1000Yen)					馬券 Grant			
		13:35	DES, Special Weight, 3-Year-Olds & Up, Allowance, Value of race:14,250,000 Yen											7,500 3,000 1,900 1,100 750					7,500 3,000 1,900 1,100 750					Grant			
Bk No	Hs No	CPU Sel	Sire	Horse Name	Sex/Age	Spd Idx	Earning money	Jockey	Training Center	Weight (Kg)	Trainer	Performances	1st, 2nd, 3rd, and others			Line(1)=Date	Grant-Speed-Index	Race course	Line(2)=Race	Race class	Line(3)=Finish Position	Runners	Post Number	Win Fav.			
													—T Turf(Flat)	—D Dirt(Flat)	WET is										Wet Condition	Line(4)=Horse Weight(kg)	Gain and Loss
																							Past performances in the last 5 races (most recent on the left)				
																							Last (1)	Last (2)	Last (3)	Last (4)	Last (5)
1	1	4	Workforce	Stan Sansei (JPN)	C3	50	6,900,000 Yen	Christophe Lemaire	Miho	55.0	Fumimasa Takahashi	4	50	6,900,000 Yen	TKOD 1.0.0.1	2100 1.0.0.1	Aug 24/19	54	2SAPPORO3	1	Win	1	1	1			
1700 0.0.0.0 1800 0.0.0.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.1.0 ALLT 0.0.0.0																							1	Win	1	1	1
2100 1.0.0.1 1700 0.0.0.0 1800 0.0.1.5 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.1.2.9 ALLT 0.0.0.3 1 # 0 0 0 3																							1	Win	1	1	1
2100 1.0.0.1 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 1.0.0.1 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.5.1.1 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.0.2.3 2000 0.0.0.0 2300 0.0.0.0 ALLD 1.0.4.6 ALLT 0.0.0.0 4 # 0 0 1 0																							1	Win	1	1	1
2100 0.0.1.0 1700 0.0.0.0 1800 1.1.0.3 2000 0.0.0.1 2300 0.0.0.0 ALLD 1.1.1.3 ALLT 0.0.0.0 2 # 1 1 1 0																							1	Win	1	1	1
2100 0.0.0.0 1700 0.0.0.0 1800 0.4.1.0 2000 0.0.0.0 2300 0.0																											